

**СПИСОК**  
**опубликованных научных работ оппонента А.В. Башкирова**  
**по специальности 05.13.05 «Элементы и устройства вычислительной техники и**  
**систем управления»**  
**(2015-2019 гг.)**

№ п/п	Библиографическое наименование публикации
1	2
1.	Башкиров А.В., Пухов Д.А., Свиридова И.В., Хорошайлова М.В. Проектирование и реализация нейросетевого кодирования и декодирования / Вестник Воронежского государственного технического университета. 2020. Т. 16. № 1. С. 64-71.
2.	Астахов Н.В., Башкиров А.В., Муратов А.В., Хорошайлова М.В., Ципина Н.В. Декодирование линейных блоковых кодов с использованием нейронных сетей на основе перцептронов высокого порядка / Вестник Воронежского государственного технического университета. 2020. Т. 16. № 3. С. 87-94.
3.	Башкиров А.В., Белецкая С.Ю., Скитский Я.В., Привалова А.Э. Проблемы взаимодействия и совместимости систем "умный дом" с периферийными устройствами / Радиотехника. 2019. Т. 83. № 6 (8). С. 113-116.
4.	Башкиров А.В., Свиридова И.В., Хорошайлова М.В. Последовательный LDPC-декодер, работающий по алгоритму MIN-SUM, и его реализация на ПЛИС / Вестник Воронежского государственного технического университета. 2019. Т. 15. № 3. С. 83-89.
5.	Башкиров А.В., Хорошайлова М.В. Проектирование на основе ПЛИС и реализация многофункционального LDPC-декодера / Радиотехника. 2018. № 7. С. 46-51.
6.	Башкиров А.В., Свиридова И.В., Андреева Д.С. Эффективная архитектура на основе ПЛИС для полностью параллельного стохастического LDPC-декодера / Вестник Воронежского государственного технического университета. 2018. Т. 14. № 3. С. 101-107.
7.	Башкиров А.В., Свиридова И.В. Реализация стохастического LDPC-декодера на ПЛИС / Вестник Воронежского государственного технического университета. 2018. Т. 14. № 6. С. 103-107.
8.	Башкиров А.В., Муратов А.В., Хорошайлова М.В. Архитектура и реализация на ПЛИС регулярных (2, DC) NB-LDPC-декодеров / Радиотехника. 2017. № 6. С. 179-183.
9.	Астахов Н.В., Башкиров А.В., Хорошайлова М.В., Белецкая С.Ю. Реализация на ПЛИС схемы квантования сообщения для NB-LDPC-декодера / Радиотехника. 2017. № 6. С. 184-189.
10.	Башкиров А.В., Дьячков Ю.В., Хорошайлова М.В. Параллельное недвоичное LDPC-декодирование на графическом процессоре / Вестник Воронежского государственного технического университета. 2016. Т. 12. № 4. С. 38-43.
11.	Bashkirov A.V., Muratov A.V., Makarov O.Y., Borisov V.I., Lapshina K.N. Solving a Problem of Resource-Intensive Modeling of Decoders on Massively Parallel Computing Devices Based on Viterbi Algorithm / Journal of Theoretical and Applied Information Technology. 2016. Т. 94. № 2. С. 353-365.

доктор технических наук, доцент,  
 заведующий кафедрой конструирования  
 и производства радиоаппаратуры  
 ФГБОУ ВО «Воронежский  
 государственный технический университет»



\_\_\_ /А.В. Башкиров/

«14» октября 2020 г.