

СПИСОК
опубликованных научных работ оппонента В.Ю. Мельцова
по специальности 05.13.05 «Элементы и устройства вычислительной техники и
систем управления»
(2015-2019 гг.)

№ п/п	Библиографическое наименование публикации
1	2
1.	Meltsov V.Y., Lapitsky A.A. Method of Recognition Mode-S Signal Format by the Preamble and Its FPGA Realization / В сборнике: Proceedings of the 2020 IEEE Conference of Russian Young Researchers in Electrical and Electronic Engineering, EIConRus 2020. 2020. С. 1404-1407
2.	Krutikov A.K., Meltsov V.Y., Lapitsky A.A., Rostovtsev V.S. FPGA-Implementation of a Prediction Module Based on a Generalized Regression Neural Network / В сборнике: Proceedings of the 2020 IEEE Conference of Russian Young Researchers in Electrical and Electronic Engineering, EIConRus 2020. 2020. С. 147-150
3.	Meltsov V., Lapitsky A., Mustafin N. Hardware Implementation of Small-Sized Mode-S Signal Receivers / В сборнике: CEUR Workshop Proceedings. 11. Сер. "MICSECS 2019 - Proceedings of the 11th Majorov International Conference on Software Engineering and Computer Systems" 2020.
4.	Nechaev A., Meltsov V., Zhukova N. Utilizing Metadata to Select a Recommendation Algorithm for a User or an Item / В сборнике: CEUR Workshop Proceedings. 11. Сер. "MICSECS 2019 - Proceedings of the 11th Majorov International Conference on Software Engineering and Computer Systems" 2020.
5.	Kuvaev A.S., Meltsov V.Yu., Lesnikov V.A. Features of the Design Operating Unit Inference Engine and Its Implementation On FPGA / В сборнике: Proceedings of the 2019 IEEE Conference of Russian Young Researchers in Electrical and Electronic Engineering, EIConRus 2019. 2019. С. 110-115.
6.	Мельцов В.Ю., Лапицкий А.А., Лесников В.А., Куваев А.С. Features of Decoding Transponder Signal of an Aircraft Using FPGA / В сборнике: Proceedings of the 2019 IEEE Conference of Russian Young Researchers in Electrical and Electronic Engineering, EIConRus 2019. 2019. С. 120-124.
7.	Мельцов В.Ю., Чудинов А.А., Крутиков А.К. Применение нейросетевых алгоритмов для решения задачи картогенерации в компьютерных играх / Научно-технический вестник Поволжья. 2019. № 7. С. 119-122.
8.	Долженкова М.Л., Страбыкин Д.А., Чистяков Г.А., Мельцов В.Ю. Вывод следствий в исчислении предикатов с построением схемы вывода / Современные наукоемкие технологии. 2018. № 3. С. 47-54
9.	Долженкова М.Л., Мельцов В.Ю., Страбыкин Д.А., Чистяков Г.А. Метод вывода следствий из новых фактов делением дизъюнктов в исчислении предикатов / Современные наукоемкие технологии. 2016. № 9-1. С. 28-35.
10.	Мельцов В.Ю., Куваев А.С., Шевяков М.А. Микропроцессорное устройство управления беспилотным квадрокоптером / Известия СПбГЭТУ ЛЭТИ. 2015. № 10. С. 21-25.
11.	Мельцов В.Ю., Куваев А.С. Проектирование исполнительного процессора с блоком последовательной унификации / Научно-технический вестник Поволжья. 2015. № 5. С. 232-234.

Кандидат технических наук, доцент,
доцент кафедры ЭВМ, начальник СКБ
«Современные микро
ФГБОУ ВО «Вятский
университет (Вят

___ /В.Ю. Мельцов/

«14» октября 2020

